

14. Workshop

Methoden und Beschreibungssprachen zur Modellierung und Verifikation von Schaltungen und Systemen

21.02. – 23.02.2011, OFFIS e.V., Oldenburg

Call for Papers

Programmkomitee

Bernd Becker, Universität Freiburg
 Claudia Blank, OneSpin Solutions GmbH, München
 Oliver Bringmann, FZI Karlsruhe
 Manfred Dietrich, Fraunhofer IIS / EAS Dresden
 Rolf Drechsler, Universität Bremen
 Rolf Ernst, Techn. Universität Braunschweig
 Hans Eveking, Techn. Universität Darmstadt
 Martin Freibothe, OneSpin Solutions GmbH
 Carsten Gremzow, Techn. Universität Berlin
 Christoph Grimm, Techn. Universität Wien
 Wolfram Hardt, Techn. Universität Chemnitz
 Christian Haubelt, Universität Erlangen
 Jürgen Haufe, Fraunhofer IIS / EAS Dresden
 Lars Hedrich, Universität Frankfurt/M.
 Ulrich Heinkel, Techn. Universität Chemnitz
 Jörg Henkel, Universität Karlsruhe
 Sorin A. Huss, Techn. Universität Darmstadt
 Christoph Jäschke, IBM Böblingen
 Uwe Knöchel, Fraunhofer IIS / EAS Dresden
 Thomas Kropf, Bosch, Leonberg
 Wolfgang Kunz, Techn. Universität Kaiserslautern
 Gunther Lehmann, Infineon Tech., München
 Paul Molitor, Universität Halle
 Wolfgang Müller, Universität Paderborn
 Klaus D. Müller-Glaser, Universität Karlsruhe
 Peter Oehler, Continental A. S., Frankfurt / M.
 Frank Oppenheimer, OFFIS, Oldenburg
 Jürgen Ruf, IBM, Böblingen
 Klaus Schneider, Techn. Universität Kaiserslautern
 Jens Schönherr, Signalion GmbH, Dresden
 Christoph Scholl, Universität Freiburg
 Martin Speitel, Fraunhofer IIS, Erlangen
 Dominik Stoffel, Techn. Universität Kaiserslautern
 Jürgen Teich, Universität Erlangen
 Reinhold Vahrmann, Atmel, Heilbronn
 Klaus Waldschmidt, Universität Frankfurt / M.
 Klaus Winkelmann, OneSpin Solutions, München
 Reimund Wittmann, IP GEN, Bochum

Veranstalter

Fachgruppen 3 und 4 der Kooperationsgemeinschaft
 Rechnergestützter Schaltungs- und Systementwurf
 der GI, ITG und GMM

Wissenschaftliche Leitung

Dr. Frank Oppenheimer
 OFFIS e.V., Escherweg 2, 26121 Oldenburg
 e-mail: frank.oppenheimer@offis.de

Der Workshop ...

„Methoden und Beschreibungssprachen zur Modellierung und Verifikation von Schaltungen und Systemen“ ist ein Forum, um Trends, neueste Ergebnisse und aktuelle Probleme auf dem Gebiet der Methoden zur Modellierung und Verifikation sowie der Beschreibungssprachen digitaler, analoger und Mixed-Signal-Schaltungen zu diskutieren. Der Austausch von Ideen ist ein wichtiges Anliegen dieses Workshops.

Erwünscht sind Beiträge aus der industriellen Praxis und von Forschungseinrichtungen. Sowohl praxisbezogene Ergebnisse als auch theoretische Beiträge sind willkommen.

Beiträge zu folgenden oder verwandten

Themengebieten werden erbeten

- Formale und semiformale Spezifikation und Modellierung
- Standards und Erweiterungen von Hardware-Beschreibungssprachen
- Entwurfsmethodik
- Entwurfswiederverwendung (Reuse, IP)
- Syntheseverfahren (Behavioral, RTL)
- Codesign (analog/digital, Hardware/Software)
- Formale Synthese
- Formale Verifikation (Äquivalenz- und Eigenschaftsbeweise)
- Schaltungen und Systeme in sicherheitsrelevanten
- Produkten (Zertifizierung)
- Verifikation nicht funktionaler Eigenschaften
- Simulationsbasierte Verifikation

Die Autoren werden gebeten, ihre Beiträge im Umfang von bis zu zehn A4-Seiten (Fontgröße 12pt, einspaltig) als PDF-Datei an Frank Oppenheimer (mbmv2011@offis.de) zu senden. Im Beitrag selbst soll weder der Name noch die Anschrift der Autoren enthalten sein.

Die vom Programmkomitee angenommenen Beiträge werden in einem Band in einem Verlag mit ISBN veröffentlicht. Die Sprache des Workshops ist deutsch, Beiträge oder Vorträge in englischer Sprache sind jedoch willkommen.

Wichtige Daten

Einreichung der Beiträge: 7. November 2010
 Benachrichtigung der Autoren: 10. Dezember 2010
 Druckfertige Version: 7. Januar 2011

Organisatorische Leitung

Dr. Frank Oppenheimer, Dipl.-Inf. Kim Grüttner, Andrea Vieregge
 OFFIS e.V., Escherweg 2, 26121 Oldenburg
 e-mail: mbmv2011@offis.de

Weitere Informationen und Einreichung von Beiträgen

<http://mbmv2011.offis.de>